

Travaux Dirigés
 Série N°3 (JFET)

Exercice 1:

Quelle est la tension de sortie totale pour l'amplificateur sans charge à la figure (1), I_{DSS} est de 12mA et $V_{GS(off)}$ est de -3V.

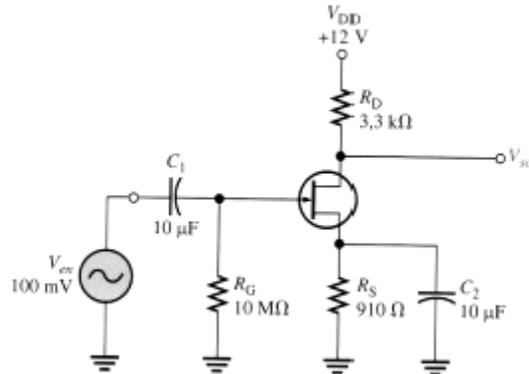


Figure (1)

Exercice 2:

Déterminez le gain en tension, la résistance d'entrée de l'amplificateur illustré à la figure (2), sachons que I_{DSS} est de 1mA et $V_{GS(off)}$ est de -0.75V. La valeur de I_D lorsque $V_{DS} = 15V$ est de 0.1mA.

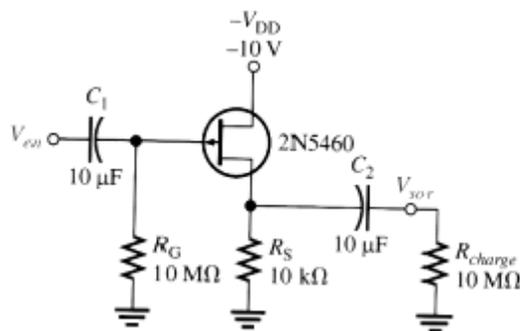


Figure (2)

Exercice 3: Déterminez le gain en tension minimal et la résistance d'entrée de l'amplificateur à la figure (3)

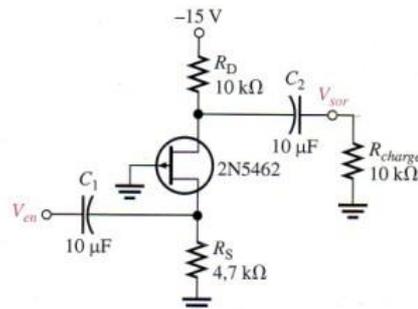


Figure (3)